

Lunedì 25 ottobre		Mercoledì 27 ottobre		Giovedì 28 ottobre	
09:00-11:30	registrazione dei partecipanti	09:00-10:30	A. Pullia: amplificazione e formatura del segnale	09:00-10:30	M. Citterio: front-end per rivelatori a semiconduttore
11:30-12:00	presentazione dei Direttori delle Sezioni				
12:00-14:00	<i>pausa pranzo</i>	10:30-10:50	<i>pausa caffè</i>	10:30-10:50	<i>pausa caffè</i>
14:00-16:00	P. Rehak: seminario “Review of semiconductor drift detectors”	10:50-12:20	M. Manghisoni: progetti analogici a basso rumore in tecnologia CMOS	10:50-12:20	G. Pessina: elettronica per array di rivelatori criogenici: bolometri
16:00-16:30	<i>pausa caffè</i>	12:20-14:00	<i>pausa pranzo</i>	12:20-14:00	<i>pausa pranzo</i>
16:30-18:00	V. Re: introduzione al rumore in elettronica	14:00-15:50	A. Pullia: digitalizzazione dell'ampiezza del segnale e misure di tempo	14:00-15:50	M. Citterio: front-end per calorimetria
		15:50-16:10	<i>pausa caffè</i>	15:50-16:10	<i>pausa caffè</i>
	Martedì 26 ottobre	16:10-18:00	M. Manghisoni: processi CMOS submicrometrici, resistenza alle radiazioni	16:10-18:00	M. Rossella: elettronica per rivelatori di luce in fisica nucleare
09:00-10:30	V. Re: il rumore in elettronica				
10:30-10:50	<i>pausa caffè</i>				
10:50-12:20	V. Re: ottimizzazione del rapporto segnale-rumore			09:00-10:30	D. Camin: problematiche nuove e campi di applicazione
12:20-14:00	<i>pausa pranzo</i>			10:30-10:50	<i>pausa caffè</i>
14:00-15:50	L. Ratti: struttura del preamplificatore di carica			10:50-12:20	D. Camin: prospettive dell'elettronica nella fisica nucleare, subnucleare e astroparticellare
15:50-16:10	<i>pausa caffè</i>	20.00:	cena sociale presso ristorante tipico pavese	12:20-14:00	<i>pausa pranzo</i>
16:10-18:00	L. Ratti: progetto a basso rumore di preamplificatori di carica in tecnologia bipolare, JFET e CMOS			14:00-16:00	visita al Laboratorio di Strumentazione Elettronica del Dipartimento di Elettronica dell'Universita' di Pavia.

CORSO NAZIONALE DI FORMAZIONE:

**“ELETTRONICA DI FRONT-END PER I
RIVELATORI DI PARTICELLE”**

Pavia 25 –29 OTTOBRE 2004

SEZIONE DI PAVIA — Via A. Bassi, 6



Comitato didattico:

Prof. Valerio Re— INFN Pavia

Dr. Mauro Citterio— INFN Milano

Segreteria Organizzativa:

Dr. Agostino Lanza - Tel. 0382 507414

Sig.ra Marina Ventura - Tel. 0382 507431

I.N.F.N - Sezione di Pavia

Il corso si propone di approfondire la conoscenza dell'elettronica di front-end a basso rumore con particolare riferimento alle nuove tecnologie ed applicazioni.

Il corso é rivolto al personale (tecnici, tecnologi, ricercatori) con conoscenza ed esperienza di base di elettronica.

Il corso sarà costituito da lezioni teoriche (20-25 ore circa) e visite in laboratorio.

Per informazioni:

http://www.pv.infn.it/~cecco/inf/inf/corso_ele.html