

Corso di progettazione avanzata di elettronica di readout per rivelatori a stato solido

Obiettivi

Formazione nella progettazione avanzata di elettronica di readout per rivelatori a stato solido. I rivelatori a stato solido sono utilizzati ampiamente sia negli esperimenti di fisica che in tante tecnologie utili alla società. L'elettronica di readout di tali rivelatori è un elemento fondamentale che ne determina la possibilità di utilizzarli o meno in varie applicazioni e condizioni di lavoro. Il corso ha come obiettivo insegnare elementi di progettazione avanzata di elettronica di readout per i rivelatori a stato solido (come Silicon Drift Detectors, SDDs, oppure Silicon PhotoMultipliers, SiPMs).

Target

Interessati alla prog. avanzata di elettronica di readout per rivelatori a stato solido.

Date

22 Novembre dalle ore 11:00 alle ore 16:30

23 Novembre dalle ore 9:30 alle ore 16:30

24 Novembre dalle ore 9:30 alle ore 12:30

N. partecipanti

20

Responsabile:

Carlo Fiorini, Politecnico e INFN Milano, Catalina Curceanu, LNF-INFN

Docenti:

Carlo Fiorini, Politecnico e INFN Milano

Andrea Abba – Nuclear Instruments, Italy

Streaming:

Sì No

Sede:

LNF-INFN

PROGRAMMA

Il programma contiene:

- elettronica readout per rivelatori SDD con varie tipologie di applicazioni (dalla fisica nucleare - atomi esotici - al X-FEL e astrofisica): dalla progettazione alla realizzazione
- circuiti per la lettura di silicon photomultiplier (SiPM)
- esemplificazioni di varie tipologie di elettronica
- discussioni

