

ISTITUTO NAZIONALE DI FISICA NUCLEAREPreventivo per l'anno **2001**

Codice	Esperimento	Gruppo
	BUMP-CHIP	5

Struttura
TRIESTE

Rappresentante Nazionale: A. COLAVITA

Struttura di appartenenza: TRIESTE

Ricercatore responsabile locale: COLAVITA Alberto

Posizione nell'I.N.F.N.: Associato

INFORMAZIONI GENERALI

Linea di ricerca	Sviluppo e collaudo di un circuito VLSI
Laboratorio ove si raccolgono i dati	Laboratorio Microprocessori
Sigla dello esperimento assegnata dal Laboratorio	
Acceleratore usato	
Fascio (sigla e caratteristiche)	
Processo fisico studiato	
Apparato strumentale utilizzato	Workstation Silicon Foundry, CAE cad software
Sezioni partecipanti all'esperimento	TS
Istituzioni esterne all'Ente partecipanti	
Durata esperimento	2 anni

Codice	Esperimento	Gruppo
	BUMP-CHIP	5

Struttura
TRIESTE

PREVENTIVO LOCALE DI SPESA PER L'ANNO 2001
In ML

VOCI DI SPESA	DESCRIZIONE DELLA SPESA					IMPORTI		A cura della Comm.ne Scientifica Nazionale	
						Parziali	Totale Compet.		
Viaggi e missioni	Interno	Viaggi locali					5	5	
	Estero	Presentazione congresso					5	5	
Materiale Consumo	Componentistica for test board/station VLSI finale using 0.35 mm CMOS Alcatel a AMS 10x10 mm2					12 130	142		
Trasp.e facch.									
Spese Calcolo	Consorzio	Ore CPU	Spazio Disco	Cassette	Altro				
Affitti e manufenz. apparecchiati.									
Materiale Inventariabile									
Costruzione Apparati									
Totale							152		
Note:									

Codice	Esperimento	Gruppo
	BUMP-CHIP	5

Struttura
TRIESTE

ALLEGATO MODELLO EC 2

Codice	Esperimento	Gruppo
	BUMP-CHIP	5

Struttura
TRIESTE

PREVISIONE DI SPESA: PIANO FINANZIARIO LOCALE
PER GLI ANNI DELLA DURATA DEL PROGETTO

In ML

ANNI FINANZIARI	Miss. interno	Miss. estero	Mater. di cons.	Trasp.e Facch.	Spese Calcolo	Affitti e manut. appar.	Mat. inventar.	Costruz. apparati	TOTALE Competenza
2001	5	5	142						152
TOTALI	5	5	142						152

Note:

Osservazioni del Direttore della Struttura in merito alla disponibilità di personale e di attrezzature:

Nessuna richiesta di rilievo sui Servizi Tecnici.

Mod. EC. 3

(a cura del responsabile locale)

Codice	Esperimento	Gruppo
	BUMP-CHIP	5

Struttura
TRIESTE

PREVENTIVO GLOBALE PER L'ANNO 2001

In ML

Struttura	A CARICO DELL' I.N.F.N.									A carico di altri Enti
	Miss. interno	Miss. estero	Mater. di cons.	Trasp. e Facch.	Spese Calc.	Affitti e Manut. Appar.	Mater. inventar.	Costruz. appar.	TOTALE Compet.	
TRIESTE	5	5	142						152	0
TOTALI	5	5	142						152	0

NB. La colonna **A carico di altri Enti** deve essere compilata **obbligatoriamente**

Note:

Codice	Esperimento	Gruppo
	BUMP-CHIP	5

Struttura
TRIESTE

A) ATTIVITA' SVOLTA NELL'ANNO 2000

Abbiamo definito le specifiche del circuito VLSI ed abbiamo definito l'architettura per implementare queste specifiche.

Nei prossimi mesi scriveremo il codice VHDL per simulare l'architettura, prima con un simulatore VHDL poi caricando il codice compilato in una FPGA della serie Virtex.

B) ATTIVITA' PREVISTA PER L'ANNO 2001

Nella prima parte dell'anno continueremo nella simulazione correggendo eventuali problemi del codice.

Nella seconda meta' dell'anno useremo il codice per sintetizzare il circuito,utilizzando standard cell, in un VLSI.

C) FINANZIAMENTI GLOBALI AVUTI NEGLI ANNI PRECEDENTI

In ML

Anno Finanziario	Missioni interno	Missioni estero	Materiale di consumo	Trasp. e Facch.	Spese Calcolo	Affitti e Manut. Apparec.	Materiale inventar.	Costruz. apparati	TOTALE
2000	4		56						60
TOTALE	4		56						60

Codice	Esperimento	Gruppo
	BUMP-CHIP	5

Struttura
TRIESTE

PREVISIONE DI SPESA

Piano finanziario globale di spesa

In ML

ANNI FINANZIARI	Miss. interno	Miss. estero	Materiale di cons.	Trasp.e Facch.	Spese Calcolo	Affitti e manut. appar.	Mat. inventar.	Costruz. apparati	TOTALE Competenza
2001	5	5	142						152
TOTALI	5	5	142						152

Note:

Codice	Esperimento	Gruppo
	BUMP-CHIP	5

Struttura
TRIESTE

COMPOSIZIONE DEL GRUPPO DI RICERCA

N	RICERCATORI Cognome e Nome	Qualifica				Affer. al Gruppo	Percentuale	N	TECNOLOGI Cognome e Nome	Qualifica				Percentuale
		Dipendenti		Incarichi						Dipendenti		Incarichi		
		Ruolo	Art. 23	Ricerca	Assoc.					Ruolo	Art. 23	Ass. Tecnol.		
1	CICUTTIN Andres				ICTP	5	50	1	SOTO BLANCA Susana				ICTP	100
2	COLAVITA Alberto				ICTP	5	50							
								Numero totale dei Tecnologi						1,0
								Tecnologi Full Time Equivalent						1,0
N	TECNICI Cognome e Nome	Qualifica				Percentuale								
		Dipendenti		Incarichi										
		Ruolo	Art. 15	Collab. tecnica	Assoc. tecnica									
1	FRATNIK Fabio	Cter												20
								Numero totale dei Tecnici						1,0
								Tecnici Full Time Equivalent						0,2
Numero totale dei Ricercatori						2,0	Numero totale dei Tecnici						1,0	
Ricercatori Full Time Equivalent						1,0	Tecnici Full Time Equivalent						0,2	

Codice	Esperimento	Gruppo
	BUMP-CHIP	5

Struttura
TRIESTE

REFEREES DEL PROGETTO

Cognome e Nome	Argomento
MARTINELLI (PD)	Realizzabilità del progetto

MILESTONES PROPOSTE PER IL 2001

Data completamento	Descrizione
05/31/2001	Simulazione completa dell'architettura
12/31/2001	Realizzazione e test del Chip

COMPETITIVITA' INTERNAZIONALE

Non ci sono al momento altri gruppi nel mondo che stanno lavorando su un'architettura per la reiezione on-line degli eventi cattivi scelti tra data stream di eventi prodotti da un sorter come il Sortchip da noi progettato negli anni 98-99.

LEADERSHIPS NEL PROGETTO

Cognome e Nome	Funzioni svolte

Codice	Esperimento	Gruppo
	BUMP-CHIP	5

Struttura
TRIESTE

Consuntivo anno 1999/2000

LAUREATI		
Cognome e Nome	Titolo della Tesi	Sbocco professionale
Laurea in		
Laurea in		
Laurea in		
Laurea in		
Laurea in		
DOTTORI di RICERCA		
Dott in		
Dott in		
Dott in		
Dott in		
PRESENTAZIONI A CONFERENZE SU INVITO E SEMINARI SIGNIFICATIVI		
Relatore	Titolo	Conferenza o luogo

Codice	Esperimento	Gruppo
	BUMP-CHIP	5

Struttura
TRIESTE

Consuntivo anno 1999/2000

SIGNIFICATIVE VARIAZIONI DI BILANCIO

Capitolo	Variazione (ML)	Motivazione
Missioni Interne	_____	
Missioni Estere	_____	
Consumo	_____	
Trasporti e Facchinaggio	_____	
Spese Calcolo	_____	
Affitti e Manutenzioni	_____	
Materiale Inventariabile	_____	
Costruzione Apparati	_____	
Totale storni	_____	

CONFERENZE, WORKSHOP e SCUOLE ORGANIZZATE in ITALIA

Data	Titolo	Luogo

SIGNIFICATIVE COMMESSE E RELATIVO IMPORTO

ANAGRAFICA FORNITORE	DESCRIZIONE PRODOTTO O COMMESSA	IMPORTO (ML)
EUROPRACTICE	VLSI in tecnologia CMOS 3.5 micron	120

Codice	Esperimento	Gruppo
	BUMP-CHIP	5

Struttura
TRIESTE

Consuntivo anno 1999/2000

MILESTONES RAGGIUNTE	
Data completamento	Descrizione
05/31/2000	Definizione delle specifiche e dell'architettura
Commento al conseguimento delle milestones	

SVILUPPO DI STRUMENTAZIONE INNOVATIVA

Ricadute su altri gruppi, sul sistema industriale e su altre discipline

Esperimento

gruppo

Rappresentante nazionale

Struttura res_naz

nuovo continua

BUMP-CHIP

5

A. COLAVITA

TRIESTE

continua

STR.	ESPERIM.	Missioni interno	Inviti ospiti stran.	Missioni estero	Mater. di Cons.	Spes Sem	Tras. e Fac.	Pub. Scien.	Spese Calc	Aff. e Manut. App.	Mater. invent.	Costruz. apparati	TOTALE	
TRIESTE	Personale													
	Ricercatori	2,0		Tecnologi	1,0		Tecnici	1,0		Servizi mesi uomo				
	FTE	1,0		FTE	1,0		FTE	0,2						
	Rapporti (FTE/numero) Ricercatori				0,50				Ricercatori+Tecnologi				0,67	
	BUMP-CHI	5		5	142									152
	di cui sj													
	Totali	5		5	142									152
di cui sj														
Richieste/(FTE ricercatori+tecnologi)							76,00							
TOTALI														
Totali	5		5	142									152	
di cui sj														
Confronto con il modello EC4														
Mod. EC4 dati	5		5	142									152	
Totale-Dati EC4														
Personale														
Ricercatori	2,0		Tecnologi	1,0		Tecnici	1,0		Servizi mesi uomo					
FTE	1,0		FTE	1,0		FTE	0,2							
Rapporti (FTE/numero) Ricercatori				0,50				Ricercatori+Tecnologi				0,67		
Richieste/(FTE ricercatori+tecnologi)							76,00							