

Programma del corso “Signal Integrity con Hyperlynx” (totale 24 ore)

Napoli, Complesso Universitario Monte S. Angelo, 5-7 ottobre 2011

Giorno 1: 5 ottobre 2011

ore 9:00 – 13:00

Registrazione

Presentazione corso e tool di sviluppo

Teoria delle linee di trasmissione (Microstrips, Striplines, Percorsi di ritorno della corrente, effetti di Stubs e Vias)

Coffe Break

Linesim, Passive components, Coupled Transmisison lines e Stackup editor, Oscilloscope User Interface

ore 14:00 – 18:00

Video Linee di trasmissione

Coffe Break

Esercitazioni

Giorno 2: 6 ottobre 2011

ore 9:00 – 13:00

Riflessioni, matched e unmatched

Overshoot e misure relative

Coffe break

Crosstalk dovuto a campi elettrici e magnetici, fattori critici e relative misure

Esercitazioni

ore 14:00 – 18:00

Topologie delle linee di trasmissione (point-to-point, multi-drop, Star)

Terminazioni (serie, AC parallelo, Thevenin)

Coffe break

Esercitazioni

ore 20:30

Cena Sociale

Giorno 3: 7 ottobre 2011

ore 9:00 – 13:00

Modelli IBIS (Driver e receiver) e Visual IBIS Editor

Modelli Spice

Esercitazione

Coffe break

Introduzione ai GTP Xilinx

ore 14:00 – 18:00

Utilizzo di modelli IBIS prodotti da Xilinx per GTP

Esercitazione